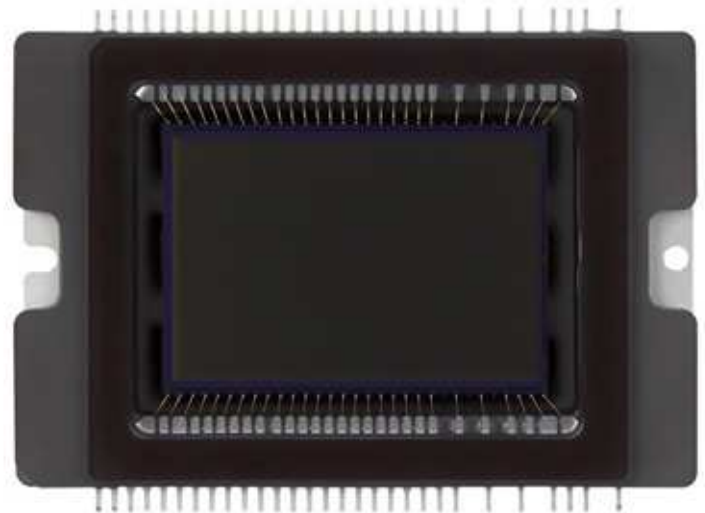


Модуль предназначен для приема данных с CMOS видео-сенсора и управления его аналоговыми входами через ЦАП.

Реализованы аппаратные управляющие ядра и ядра предварительной обработки изображения.



Характеристики

Тип ПЛИС	Xilinx Spartan3-250
Использованные шины и интерфейсы и память	<ul style="list-style-type: none"> • EEPROM,SDRAM • JTAG • USB2.0
Разработанные IP Ядра	<ul style="list-style-type: none"> • Сканирование/буферирование • Байнинг • Интерфейс IIC • Синхронизация • ЦАП контроллер
Средства проектирования	ISE Xilinx, ChipScope Pro
Срок разработки	2 месяца